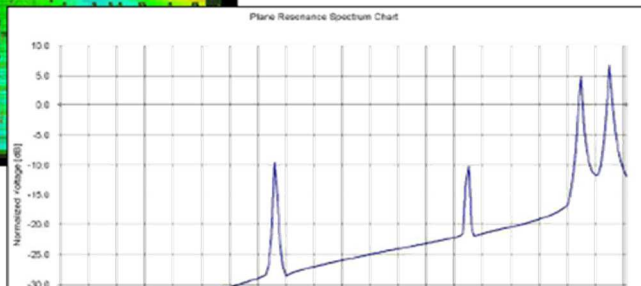
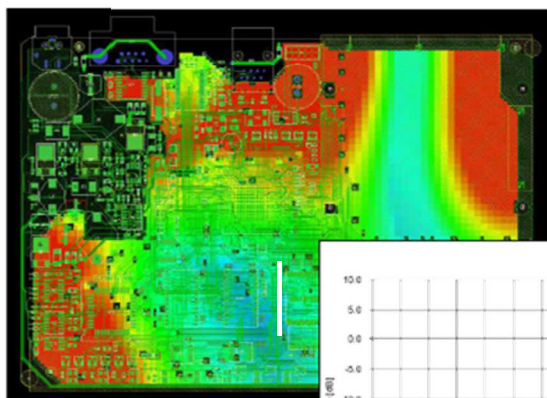


2019年8月30日 開催

公開講座のご案内

プリント基板設計でのEMI（妨害電波）とPI（電源・グランド系ノイズ）の抑制のポイントにつき、現役のEDA開発技術者が、NASAジョンソン宇宙センターでも使われている「DEMITASNX®」のシミュレーション実習を通して、分かり易く解説！

※「DEMITASNX®」は、NECソリューションイノベータ（株）が開発した日本電気（株）のプリント基板のEMI抑制設計支援EDAツールです。



EMI抑制設計支援ツール
DEMITASNX®
PROFESSOR

日時	講座名	講師
8/30(金) 9:00~17:00	CE31 EMIとPI設計のポイント ~EMIもPIも考慮して、 部品を減らしたい~	矢口 貴宏氏 ・NECソリューションイノベータ(株) ・エレクトロニクス実装学会 低ノイズ実装研究会メンバー

※「DEMITASNX®」は、NECソリューションイノベータ（株）ソリューションビジネス事業部様のご協力により提供頂きます。

■受講料 : ￥15,000 (税抜き)

■申込締切 : 7月31日 (水)

■会場 : システム開発技術カレッジ

・所在地
 福岡市早良区百道浜3丁目8-33
 福岡システムLS | 総合開発センター2F

・アクセス
 西鉄バス「福岡タワー南口」または「福岡タワー（TNC放送会館前）」下車すぐ
 地下鉄「西新駅」、「藤崎駅」より徒歩約20分

※会場には駐車場がございません。
 車でお越しの際は近隣の有料駐車場をご利用ください。

■申込方法

システム開発技術カレッジホームページ <<http://ist-college.org/>> のお知らせ、募集要項をご覧ください。

※頂いた個人情報は、今後の講座およびDEMITASNX®セミナー運営の参考とするために活用し、「システム開発技術カレッジ」及び「NECソリューションイノベータ（株）ソリューションビジネス事業部」のみで共有します。



詳しくはホームページをご覧ください。



[システム開発技術カレッジ](http://ist-college.org/)

検索

〒814-0001 福岡市早良区百道浜三丁目8-33
 TEL:092-822-1550
 E-mail : ist-college2@ist.or.jp
 URL : <http://ist-college.org/>

「EMI と PI 設計のポイント」(2019年8月30日開催)

*は必須項目です

受講申込書

2019年 月 日

※個人でお申し込みの場合は「個人」とご記入ください

お申込み担当者 請求先	貴社名* 団体名					
	住所*	〒				
	部署*		役職			
	氏名*		電話*			
	E-mail*		講座案内メール	() 要 () 不要		
受講者 <small>申込書1通につき3名まで申込み可能</small>	受講者 No.	受講者①	受講者②	受講者③		
	フリガナ*					
	氏名*					
	参考情報 <small>(講座準備の参考)</small>	部署				
		役職				
		出身学部 学科				
職歴						
受講申込講座 ○を付けて下さい	日程	講座名	価格 (税別)	受講申込 (○を付けてください) *		
				受講者①	受講者②	
	8/30(金)	CE31「EMI と PI 設計のポイント」 ~EMI も PI も考慮して、部品を減らしたい~	¥15,000			
本講座を知ったきっかけ		() 講座案内メール () 紹介 () ホームページ () チラシ その他 ()				
備考欄						

※個人情報の取り扱いについて

ご記入頂いた個人情報は、(公財)福岡県産業・科学技術振興財団および NEC ソリューションイノベータ(株)ソリューションビジネス事業部にて適切に管理し、システム開発技術カレッジに関する業務のほか、DEMITASNX®セミナー運営・管理に関する目的のみに使用いたします。